

应用 MSP430 智能模拟组合的半波整流器电路

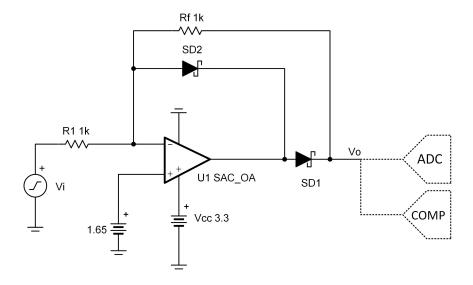
设计目标

输入		输出		电源	
V_{iMin}	V _{iMax}	V_{oMin}	V_{oMax}	V _{cc}	V _{ee}
0.2 V _{pp}	2 V _{pp}	0.1V _p	1 V _p	3.3V	0V

设计 说明

某些 MSP430™微控制器 (MCU) 包含可配置的集成信号链元件,例如运算放大器、DAC 和可编程增益器。 这些元件组成了一个称为智能模拟组合 (SAC) 的外设。有关如何使用SAC的可配置模拟信号链功能的信息, 请访问 MSP430 MCU 智能模拟组合培训。要开始设计,请下载半波整流器电路设计文件。

精密半波整流器仅会将随时间变化的输入信号(最好是正弦波)的负半输入反转并传输到其输出。此电路在 反相放大器配置中使用了 MSP430FR2311 SAC L1 运算放大器,并使用了适当的二极管。通过使用 MSP430FR2355 SAC L3 模块中的集成 DAC 在同相运算放大器终端上提供偏置电压,可实现高度集成。 通过适当地选择反馈电阻器值,可以实现不同的增益。精密半波整流器通常与其他运算放大器电路(例如峰 值检测器或带宽受限的同相放大器)配合使用,以产生直流输出电压。SAC L3 运算放大器的输出可与 MSP430FR2355 中的其他 3 个 SAC_L3 模块级联,以扩展模拟信号链功能,或由片上 ADC 直接采样或由 片上比较器监控,以在 MCU 内部进行进一步处理。这个配置用来处理 $0.2\ V_{DD}$ 到 $2\ V_{DD}$ 之间的低于 50kHz的正弦输入信号。





设计说明

- 根据线性输出摆幅设置输出范围(请参阅 A_{ol} 规格)。
- 使用开关速度快的二极管。高频输入信号将会失真,具体的程度取决于二极管可以从阻断状态过渡到正向导通模式的速度。肖特基二极管可能是一个较好的选择,因为它们以较高的反向漏电流为代价实现了比 pn 结二极管更快的转换速度。
- 电阻器误差决定电路的增益误差。
- 通过选择低阻值电阻器来最大限度地降低噪声误差。
- 如果该解决方案是通过 MSP430FR2311 实现的,则可以在通用模式下通过 SAC_L1 运算放大器或跨阻 放大器 (TIA) 来实现该电路。在这两种情况下,均可使用电阻分压器或外部 DAC 设置偏置电压。
- 如果使用的运算放大器是 TIA,则需要将输入电压保持在 VCC/2 以下,以在外设的共模输入规格范围内工作。
- 如果该解决方案是使用 MSP430FR2355 实现的,则可以在 DAC 模式下使用 4 个片上 SAC_L3 外设中的任何一个来实现该电路,以在同相运算放大器终端上生成偏置电压。
- 当输入信号改变极性时,放大器输出必须摆动两个二极管压降。MSP430 SAC 和 TIA 运算放大器可以配置为"高速模式",以实现更高的压摆率。
- 半波整流器电路设计文件包含如何正确初始化 SAC 外设的代码示例。

设计步骤

1. 设置半波整流器的期望增益,以选择反馈电阻器。

$$\begin{split} &V_o = Gain \times V_i \\ &Gain = -\frac{R_f}{R_1} = -1 \\ &R_f = R_1 = 2 \times R_{eq} \end{split}$$

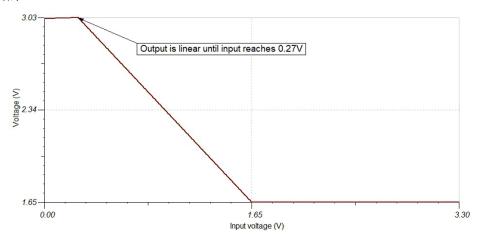
- 其中 R_{eq} 是 R₁ 和 R_r 的并联电阻阻值。
- 2. 选择电阻器,使得电阻器噪声与运算放大器的电压宽带噪声相比可以忽略不计。

$$\begin{split} E_{nr} &= \sqrt{4 \times k_b \times T \times R_{eq}} \\ R_{eq} &\leq \frac{E_{nbb}^2}{4 \times k_b \times T \times 3^2} = (Enbb) \\ &= 20 \frac{nV}{\sqrt{Hz}} = \frac{(20 \times 10^{-9})^2}{4 \times 1.381 \times 10^{-23} \times 298 \times 3^2} = 2.7 k\Omega \\ R_f &= R_1 \leq 5.4 k\Omega \rightarrow 1 k\Omega \text{ (Standard Value)} \end{split}$$

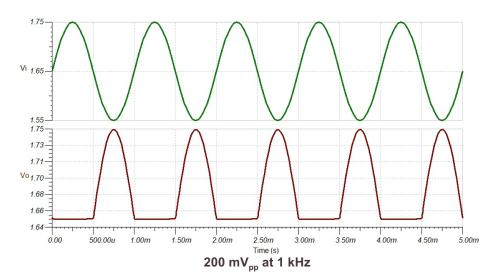


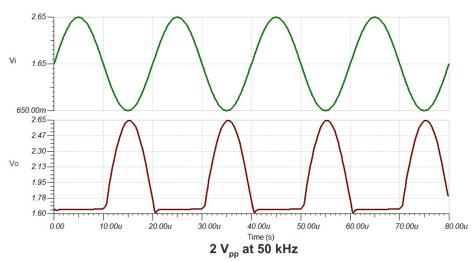
设计仿真

直流仿真结果



瞬态仿真结果







目标 应用

- 电池充电器
- 波形发生器

参考文献

- 1. MSP430 半波整流器电路代码示例和 SPICE 仿真文件
- 2. 《模拟工程师电路设计指导手册》
- 3. MSP430FR2311 TINA-TI Spice 模型
- 4. MSP430 MCU 智能模拟组合培训

设计特色运算放大器

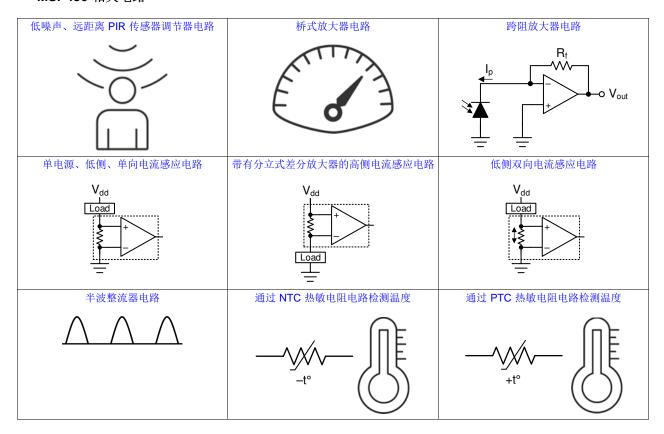
	MSP430FRxx 智能模拟组合			
	MSP430FR2311 SAC_L1	MSP430FR2355 SAC_L3		
V _{cc}	2.0V	2.0V 至 3.6V		
V _{CM}	-0.1V 至 V _{cc} + 0.1V			
V_{out}	轨至轨			
V _{os}	±5mV			
A _{OL}	100dB			
1	350µA(350µA(高速模式)		
I _q	120µA(低功耗模式)			
l _b	50pA			
UGBW	4MHz(高速模式)	2.8MHz (高速模式)		
ООДИ	1.4MHz(低功耗模式)	1MHz(低功耗模式)		
SR	3V/μs(高速模式)			
JN.	1V/µs(低功耗模式)			
通道数量	1	4		
htt	p://www.ti.com.cn/product/cn/MSP430I	R2311		
htt	p://www.ti.com.cn/product/cn/MSP430I	FR2355		

设计备选运算放大器

MSP430FR2311 跨阻放大器		
V _{cc}	2.0V 至 3.6V	
V _{CM}	-0.1V 至 V _{cc} /2V	
V _{out}	轨至轨	
V _{os}	±5mV	
A _{oL}	100dB	
	350μA(高速模式)	
I _q	120μA(低功耗模式)	
	5pA (TSSOP-16, 带 OA 专用引脚输入)	
I _b	50pA (TSSOP-20 和 VQFN-16)	
UGBW	5MHz(高速模式)	
OGBW	1.8MHz(低功耗模式)	
SR	4V/μs (高速模式)	
SK	1V/µs(低功耗模式)	
通道数量	1	
http	o://www.ti.com.cn/product/cn/MSP430FR2311	



MSP430 相关电路





修订历史记录 www.ti.com.cn

修订历史记录

注•	ラ 前版 本的	币码可能与	3当前版本有所不同	1.
----	---------	-------	-----------	----

Changes from December 19, 2019 to March 6, 2020		
•	添加了 <i>MSP430 相关电路</i> 部分	5

重要声明和免责声明

TI"按原样"提供技术和可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证没有瑕疵且不做出任何明示或暗示的担保,包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任:(1) 针对您的应用选择合适的 TI 产品,(2) 设计、验证并测试您的应用,(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更,恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务,TI 对此概不负责。

TI 提供的产品受 TI 的销售条款或 ti.com 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址:Texas Instruments, Post Office Box 655303, Dallas, Texas 75265 Copyright © 2022,德州仪器 (TI) 公司